



		Artix-7 1.0 В, 0.9 В			
		Кристалл	XC7A100T	XC7A200T	XC7A350T
Логические ресурсы	Количество секций ⁽¹⁾		15 850	33 650	56 250
	Количество логических ячеек ⁽²⁾		101 440	215 360	360 000
	Количество триггеров в КЛБ		126 800	269 200	450 000
Память	Максимальная ёмкость распределённой памяти, кбит		1 188	2 888	4 638
	Количество блоков памяти BRAM		135	365	515
	Общая ёмкость BRAM, кбит		4 860	13 140	18 540
Синхронизация	Количество блоков синхронизации CMT (MMCM+PLL)		6	10	12
Ресурсы ввода-вывода	Максимальное количество доступных контактов		300	500	600
	Максимальное количество дифференциальных пар		144	240	288
Встроенные аппаратные ядра	DSP48E1		240	740	1 040
	Gen2 PCI Express® блок		1	1	1
	Agile Mixed Signal / XADC		1	1	1
	Блок конфигурации с AES/HMAC		1	1	1
	Трансивер GTP (до 6.6 Гбит/с)		8	16	16
Классы быстродействия	Коммерческий (C)		-1, -2	-1, -2	-1, -2
	Расширенный коммерческий (E)		-2L, -3	-2L, -3	-2L, -3
	Индустриальный (I)		-1, -2	-1, -2	-1, -2
Конфигурация	Конфигурационная память, Мбит		29.3	62.4	96.1
		Корпус	Размер/шаг	Максимальное число пользовательских контактов 3.3 В (GTP)	
		CSG324	15x15/0.8 мм	210 (0)	
		FTG256	17x17/1.0 мм	170 (0)	
		SBG484	19x19/0.8 мм		285 (4)
		FGG484	23x23/1.0 мм	285 (4)	
		FBG484	23x23/1.0 мм		285 (4)
		FGG676	27x27/1.0 мм	300 (8)	
		FBG676	27x27/1.0 мм		400 (8)
		FFG1156	35x35/1.0 мм		600 (16)

Примечания:

(1) – Одна секция состоит из четырёх 6-ти входных генераторов логических функций (6-LUT - Look-Up Table) и восьми триггеров (FF)

(2) – Логическая ячейка = 4-LUT + FF

Внимание: Все данные предварительные, окончательные см. на сайте производителя www.xilinx.com