



		Virtex-6 LXT 1.0 В, 0.9 В							Virtex-6 SXT 1.0 В, 0.9 В		Virtex-6 HXT 1.0 В			
		XC6VLX75T	XC6VLX130T	XC6VLX195T	XC6VLX240T	XC6VLX365T	XC6VLX550T	XC6VLX760	XC6VSX315T	XC6VSX475T	XC6VHX250T	XC6VHX255T	XC6VHX380T	XC6VHX565T
Логические ресурсы	Кристалл													
	Количество секций ⁽¹⁾	11 640	20 000	31 200	37 680	56 880	85 920	118 560	49 200	74 400	39 360	39 600	59 760	88 560
	Количество логических ячеек ⁽²⁾	74 496	128 000	199 680	241 152	364 032	549 888	758 784	314 880	476 160	251 904	253 440	382 464	566 784
	Количество триггеров в КЛБ	93 120	160 000	249 600	301 440	455 040	687 360	948 480	393 600	595 200	314 880	316 800	478 080	708 480
Память	Максимальная ёмкость распределённой памяти, кбит	1 045	1 740	3 040	3 650	4 130	6 200	8 280	5 090	7 640	3 040	3 050	4 570	6 370
	Количество блоков памяти BRAM	156	264	344	416	416	632	720	704	1 064	504	516	768	912
	Общая ёмкость BRAM, кбит	5 616	9 504	12 384	14 976	14 976	22 752	25 920	25 344	38 304	18 144	18 567	27 648	32 832
Синхронизация	Количество блоков синхронизации MMCM	6	10	10	12	12	18	18	12	18	12	12	18	18
Ресурсы ввода-вывода ^(3,4)	Максимальное количество доступных контактов	360	600	600	720	720	1 200	1 200	720	840	320	480	720	720
	Максимальное количество дифференциальных пар	180	300	300	360	360	600	600	360	420	160	240	360	360
Встроенные аппаратные ядра ⁽⁵⁾	DSP48E1	288	480	640	768	576	864	864	1 344	2 016	576	576	864	864
	PCI Express® блок	1	2	2	2	2	2	–	2	2	4	2	4	4
	10/100/1000 Ethernet MAC	4	4	4	4	4	4	–	4	4	4	2	4	4
	Трансивер GTX (до 6.5 Гбит/с)	12	20	20	24	24	36	–	24	36	48	24	48	48
	Трансивер GTH (до 11.18 Гбит/с)	–	–	–	–	–	–	–	–	–	–	24	24	24
Классы быстродействия	Коммерческий (C)	-L1,-1,-2,-3	-L1,-1,-2,-3	-L1,-1,-2,-3	-L1,-1,-2,-3	-L1,-1,-2,-3	-L1,-1,-2	-L1,-1,-2	-L1,-1,-2,-3	-L1,-1,-2	-1,-2,-3	-1,-2,-3	-1,-2,-3	-1,-2
	Расширенный коммерческий (E)	–	–	–	–	–	-2	-2	–	-2	–	–	-2	–
	Индустриальный (I)	-L1,-1,-2	-L1,-1,-2	-L1,-1,-2	-L1,-1,-2	-L1,-1,-2	-L1,-1	-L1,-1	-L1,-1,-2	-L1,-1	-1,-2	-1,-2	-1,-2	-1
Конфигурация	Конфигурационная память, Мбит	26.3	43.8	61.6	73.9	96.1	144.1	184.9	104.5	156.7	79.9	79.9	119.8	160.7
		Корпус⁽⁶⁾	Размер/шаг	Максимальное число пользовательских контактов^(3,4) (GTX Low-power Transceivers, GTH High-speed Transceivers)										
		FF484	23x23/1.0 мм	240 (8, 0)	240 (8, 0)									
		FF784	29x29/1.0 мм	360 (12, 0)	400 (12, 0)	400 (12, 0)	400 (12, 0)							
		FF1156	35x35/1.0 мм		600 (20, 0)	600 (20, 0)	600 (20, 0)	600 (20, 0)	600 (20, 0)	600 (20, 0)				
		FF1759	42.5x42.5/1.0 мм				720 (24, 0)	720 (24, 0)	840 (36, 0)	720 (24, 0)	840 (36, 0)			
		FF1760	42.5x42.5/1.0 мм					1 200 (0, 0)	1 200 (0, 0)					
		FF1154	35x35/1.0 мм								320 (48, 0)		320 (48, 0)	
		FF1155	35x35/1.0 мм									440 (24, 12)	440 (24, 12)	
		FF1923	45x45/1.0 мм									480 (24, 24)	720 (40, 24)	720 (40, 24)
		FF1924	45x45/1.0 мм										640 (48, 24)	640 (48, 24)

Примечания:

- (1) – Одна секция состоит из четырёх 6-ти входных генераторов логических функций (6-LUT - Look-Up Table) и восьми триггеров (FF)
- (2) – Логическая ячейка = 4-LUT + FF
- (3) – Поддерживаемые стандарты ввода-вывода:
HT, LVCMOS (2.5V, 1.8V, 1.5V, 1.2V), HSTL I (1.2V, 1.5V, 1.8V), HSTL II (1.5V, 1.8V), HSTL III (1.5V, 1.8V), LVDS, Extended LVDS, RSDS, Bus LVDS, LVPECL, SSTL I (1.8V, 2.5V), SSTL II (1.8V, 2.5V), SSTL (1.5V).
- (4) – Цифровой блок управления импедансом доступен для всех блоков ввода-вывода
- (5) – Во всех кристаллах встроен блок мониторинга (System Monitor)
- (6) – Все корпуса доступны в исполнении Pb-free (FFG)

Внимание: Все данные предварительные, окончательные см. на сайте производителя www.xilinx.com