



		Virtex-7 T 1.0 В, 0.9 В			Virtex-7 XT 1.0 В, 0.9 В							Virtex-7 HT 1.0 В		
		XC7V585T	XC7V1500T	XC7V2000T	XC7VX330T	XC7VX415T	XC7VX485T	XC7VX550T	XC7VX690T	XC7VX980T	XC7VX1140T	XC7VH290T	XC7VH580T	XC7VH870T
Логические ресурсы	Кристалл (XC7V...)													
	Количество секций ⁽¹⁾	91 050	229 050	305 400	51 000	64 400	75 900	86 600	108 300	153 000	178 000	44 375	90 700	136 900
	Количество логических ячеек ⁽²⁾	582 720	1 465 920	1 954 560	326 400	412 160	485 760	554 240	693 120	979 200	1 139 200	284 000	580 480	876 160
	Количество триггеров в КЛБ	728 400	1 832 400	2 443 200	408 000	515 200	607 200	692 800	866 400	1 224 000	1 424 000	355 000	725 600	1 095 200
Память	Максимальная ёмкость распределённой памяти, кбит	6 938	16 163	21 550	4 388	6 525	8 175	8 725	10 888	13 838	17 700	4 425	8 850	13 275
	Количество блоков памяти BRAM	795	969	1 292	750	880	1 030	1 180	1 470	1 500	1 880	470	940	1 410
	Общая ёмкость BRAM, кбит	28 620	34 884	46 512	27 000	31 680	37 080	42 480	52 920	54 000	67 680	16 920	33 840	50 760
Синхронизация	Количество блоков синхронизации CMT (MMCM+PLL)	18	18	24	14	12	14	16	20	18	24	6	12	18
Ресурсы ввода-вывода	Максимальное количество доступных контактов	850	850	1 200	700	600	700	600	1 000	900	1 100	300	600	650
	Максимальное количество дифференциальных пар	408	408	576	336	288	336	288	480	432	528	144	288	312
Встроенные аппаратные ядра	DSP48E1	1 260	1 620	2 160	1 120	2 160	2 800	2 880	3 600	3 600	3 360	840	1 680	2 520
	Gen2 PCI Express® блок	3	3	4	-	-	4	-	-	-	-	-	-	-
	Gen3 PCI Express® блок	-	-	-	2	2	-	2	3	3	4	1	2	3
	Agile Mixed Signal / XADC	1	1	1	1	1	1	1	1	1	1	1	1	1
	Блок конфигурации с AES/HMAC	1	1	1	1	1	1	1	1	1	1	1	1	1
	Трансивер GTX (до 12.5 Гбит/с)	36	36	36	-	-	56	-	-	-	-	-	-	-
	Трансивер GTH (до 13.1 Гбит/с)	-	-	-	28	48	-	64	80	72	96	24	48	72
	Трансивер GTZ (до 28 Гбит/с)	-	-	-	-	-	-	-	-	-	-	4	8	16
Классы быстродействия	Коммерческий (C)	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2
	Расширенный коммерческий (E)	-2L, -3	-2L, -2G	-2L, -2G	-2L, -3	-2L, -3	-2L, -3	-2L, -3	-2L, -3	-2L, -3	-2L, -2G	-2L, -2G	-2L, -2G	-2L, -2G
	Индустриальный (I)	-1, -2	-1	-1	-1, -2	-1, -2	-1, -2	-1, -2	-1, -2	-1	-1	-	-	-
Конфигурация	Конфигурационная память, Мбит	153.9	319.9	426.6	106.1	131.5	154.7	219.2	219.2	269.4	367.2	91.8	183.6	275.4
		Корпус	Размер/шаг	Максимальное число пользовательских контактов 3.3 В, 1.8 В (GTX Low-power Transceivers, GTH High-speed Transceivers)										
		FFG1157	35x35/1.0 мм	0, 600 (20, 0)				0, 600 (0, 20)	0, 600 (0, 20)	0, 600 (20, 0)		0, 600 (0, 20)		
		FFG1761	42.5x42.5/1.0 мм	100,750(36,0)				50,650(0,28)		0, 700 (28, 0)		0, 850 (0, 36)		
		FLG1761	42.5x42.5/1.0 мм									0,850(36,0)		
		FHG1761	45x45/1.0 мм										0,850(36,0)	
		FLG1925	45x45/1.0 мм										0,1200(16,0)	
		FFG1158	35x35/1.0 мм						0, 350 (0, 48)	0, 350 (48, 0)	0, 350 (0, 48)	0, 350 (0, 48)		
		FFG1926	45x45/1.0 мм								0, 720 (0, 64)	0, 720 (0, 64)		
		FFG1926	45x45/1.0 мм										0, 720 (0, 64)	
		FFG1927	45x45/1.0 мм						0, 600 (0, 48)	0, 600 (56, 0)	0, 600 (0, 64)	0, 600 (0, 80)		
		FFG1928	45x45/1.0 мм									0, 480 (0, 72)		
		FLG1928	45x45/1.0 мм										0, 480 (0, 96)	
		FFG1930	45x45/1.0 мм						0, 700 (24, 0)		0, 1000(0, 24)	0, 900(0, 24)		
		FLG1930	45x45/1.0 мм										0, 1100(0, 24)	
		HCG1156	35x35/1.0 мм									0, 300 (24, 8)	0, 400 (24, 8)	
		HCG1931	45x45/1.0 мм										0, 600 (48, 8)	0, 650 (48, 8)
		HCG1932	45x45/1.0 мм										0, 200 (48, 8)	0, 200(72, 16)

Примечания:

- (1) – Одна секция состоит из четырёх 6-ти входных генераторов логических функций (6-LUT - Look-Up Table) и восьми триггеров (FF)
- (2) – Логическая ячейка = 4-LUT + FF

Внимание: Все данные предварительные, окончательные см. на сайте производителя www.xilinx.com