

## Что такое XUP

Университетская программа Xilinx (Xilinx University Program, XUP) предназначена для поддержки исследовательской и учебно-методической работы преподавателей вузов. В настоящее время в ней участвуют более 1800 вузов во всем мире, которые имеют возможность бесплатного получения коммерческих версий программного обеспечения, доступа к методическим материалам и учебным курсам, а также получения оценочных плат с ПЛИС Xilinx по существенно сниженным ценам. Главная страница XUP доступна по адресу <http://www.xilinx.com/univ/index.htm>

Для участия в XUP необходимо пройти процедуру регистрации (бесплатно, с заполнением регистрационной формы в режиме онлайн). В дальнейшем по каждой заказываемой позиции программного обеспечения или оборудования принимается отдельное решение.

## Рекомендации по оформлению заявки

Цель XUP – дать возможность преподавателям вузов освоить программное обеспечение и учебные платы Xilinx и внедрить их в учебный процесс. Исходя из этих соображений и следует оформлять заявку. Кроме справочных данных о названии вуза, подразделения и сведений о руководителе работ (или ином контактном лице) требуется ответить на ряд вопросов, касающихся учебных и исследовательских проектов, в которых планируется применять продукцию Xilinx, а также примерное число студентов, для которых будут читаться курсы. При этом необязательно активно использовать ПЛИС в учебном проекте на момент подачи заявки. Также необязательно представлять вуз или кафедру, непосредственно связанные с цифровой электроникой, приборостроением, системами управления и подобными направлениями.

При подаче заявки следует иметь в виду, что в рамках XUP наибольший интерес для вузов могут представлять, прежде всего, полные версии САПР ПЛИС и учебные платы (development boards) для учебных и исследовательских лабораторий. Очевидно, что наибольшие шансы на получение комплекта, состоящего, например, из 10 плат с соответствующим набором программного обеспечения имеют вузы, которые уже используют продукцию Xilinx и хорошо зарекомендовали себя в рамках XUP. Поэтому на начальных этапах участия в этой программе рекомендуется обратить внимание на подготовку преподавателей и выполнение исследовательских проектов, для чего будет достаточно организовать всего несколько рабочих мест. Поскольку опыт работы с ПЛИС Xilinx весьма приветствуется, имеет смысл до начала работы в XUP освоить САПР WebPack и ПЛИС начального уровня. Такая пометка (в разделе «дополнительные сведения») является существенным аргументом в пользу подаваемой заявки. Кроме этого, приветствуются любые комментарии, свидетельствующие о том, что вуз или кафедра действительно способны в короткие сроки организовать эффективный учебный процесс или исследовательскую работу на основе предоставляемых им САПР или плат (наличие преподавателей, прошедших обучение, рабочих мест или учебных классов, готовых методических разработок).

*Илья Евгеньевич Тарасов  
к.т.н., доцент КГТА  
tile@inlinegroup.ru*